

80PIN封装	PAD_NAME	管脚名称(80P)	AMUX寄存器配置	ADC_A	ADC_B	ADC_C	CMP1_H	CMP1_L	CMP2_H	CMP2_L	CMP3_H	CMP3_L	CMP4_H	CMP4_L
10	SAR_A6	A6	直连				CMP1_HP2	CMP1_LP2						
11	SAR_B2	B2_C6	直连		B2									
12	SAR_B3	B3_VDAC	直连			C6								
12	SAR_B6	A3_C5	d2a_afe_mux_adc<10>	A3										
13	SAR_A2	A2_B6_C9	直连				CMP1_HP0	CMP1_LP0						
14	SAR_B7	A15_B9_C7	直连	A15	B9		CMP1_HP3	CMP1_LP3						
			d2a_afe_mux_adc<12>											
			d2a_afe_mux_adc<13>											
			d2a_afe_reserve2<12>	A3	B9									
			d2a_afe_reserve2<14>											
			d2a_afe_reserve2<5>											
15	SAR_C4	A14_B14_C4	直连											
16	SAR_A11	A11_B10_C0	直连	A11	B10		CMP1_HP1	CMP1_LP1						
			d2a_afe_reserve2<6>											
17	SAR_B8	A5	d2a_afe_mux_adc<11>	A5										
18	SAR_C2	B12_C2	直连											
	SAR_A1	A1_B7_DACB	直连				CMP1_HP4	CMP1_LP4						
	SAR_C3		d2a_afe_mux_adc<0>			C3								
	SAR_C6		d2a_afe_mux_adc<1>			C6								
19	SAR_A0	A0_B15_C15_DACA	直连											
	SAR_B1		d2a_afe_mux_adc<2>		B1									
20	VREFH_LA	VREFH_I												
	VREFH_BC	VREFH_I												
21	VREFLO_A	VREFLO												
	VREFLO_BC	VREFLO												
	SAR_C5		直连											
22	SAR_A12	A12	直连											
	SAR_C1	C1	直连											
			d2a_afe_mux_adc<3>			C7								
			d2a_afe_mux_adc<4>			C0								
	SAR_B11		直连											
23	SAR_A7	A7_C3	直连	A7										
			d2a_afe_reserve2<2>											
			d2a_afe_mux_adc<5>	A8										
24	SAR_B9	A8_B0_C11	d2a_afe_reserve2<0>		B0									
			d2a_afe_reserve2<1>			C11								
	SAR_B5		直连				CMP1_HP5	CMP1_LP5						
25	VSSA	VSSA												
26	VDDA	VDDA												
27	SAR_B10	A4_B8_C14	d2a_afe_mux_adc<6>	A4	B8									
			d2a_afe_mux_adc<14>											
			d2a_afe_mux_adc<15>			C14								
	SAR_A5		d2a_afe_reserve2<13>	A5										
	SAR_A4		d2a_afe_reserve2<8>	A4										
			d2a_afe_reserve2<15>		B8									
	SAR_A8		d2a_afe_reserve2<7>	A8										
28	SAR_A9	A9	直连											
			直连											
28	SAR_B4	B4_C8	直连		B4									
			d2a_afe_reserve2<9>			C8								
			直连	A10										
29	SAR_A10	A10_B1_C10	d2a_afe_reserve2<4>		B1									
			d2a_afe_reserve2<10>			C10								
	SAR_B0		d2a_afe_reserve1<10>		B0									
			d2a_afe_reserve2<11>			C11								
	SAR_C9		d2a_afe_reserve1<9>			C14								
	SAR_C8		d2a_afe_mux_adc<7>			C8								
	SAR_C10		d2a_afe_mux_adc<8>			C10								
	SAR_C11		d2a_afe_mux_adc<9>			C11								

1. 封装列空白表示该封装下无此Signal
2. 管脚名称列名称对应芯片数据手册引脚名称
3. AMUX寄存器配置“直连”表示无需额外配置，信号直接连接到引脚

80PIN

100PIN封装	PAD_NAME	管脚名称(100P)	AMUX寄存器配置	ADC_A	ADC_B	ADC_C	CMP1_H	CMP1_L	CMP2_H	CMP2_L	CMP3_H	CMP3_L	CMP4_H	CMP4_L
14	SAR_A6	A6	直连				CMP1_HP2	CMP1_LP2						
15	SAR_B2	B2_C6	直连		B2		CMP1_HN2	CMP1_LN2						
16	SAR_B3	B3_VDAC	d2a_afe_reserve2<3>			C6					CMP3_HP0	CMP3_LP0		
	SAR_B6		直连	A3							CMP3_HP3	CMP3_HP5	CMP3_HN0	CMP3_LP3
17	SAR_A2	A2_B6_C9	d2a_afe_mux_adc<10>			C5					CMP3_LP5	CMP3_LP5	CMP3_LP0	
	SAR_B7		直连				CMP1_HP0	CMP1_LP0						
			直连	A15			CMP1_HP3	CMP1_HN0	CMP1_LP3	CMP1_LN0				
			d2a_afe_mux_adc<12>		B9									
			d2a_afe_mux_adc<13>			C7								
18	SAR_A3	A3_B9_C7	d2a_afe_reserve2<12>	A3	B9						CMP3_HP5	CMP3_LP5		
			d2a_afe_reserve2<14>											
			d2a_afe_reserve2<5>			C7								
19	SAR_C4	A14_B14_C4	直连								CMP3_HP4	CMP3_LP4		
20	SAR_A11	A11_B10_C0	直连	A11	B10		CMP1_HP1	CMP1_HN1	CMP1_LP1	CMP1_LN1				
			d2a_afe_reserve2<6>			C0								
	SAR_B8		d2a_afe_mux_adc<11>	A5					CMP2_HP5	CMP2_LP5				
21	SAR_C2	B12_C2	直连				CMP1_HP4	CMP1_LP4			CMP3_HP1	CMP3_HN1	CMP3_LP1	CMP3_LN1
22	SAR_A1	A1_B7_DACB	直连											
	SAR_C3		d2a_afe_mux_adc<0>			C3								
	SAR_C6		d2a_afe_mux_adc<1>			C6								
23	SAR_A0	A0_B15_C15_DACA	直连								CMP3_HP2	CMP3_LP2		
	SAR_B1		d2a_afe_mux_adc<2>		B1									
28	SAR_C5	C5	直连											
	SAR_A12	A12	直连						CMP2_HP1	CMP2_HN1	CMP2_LP1	CMP2_LN1		
29	SAR_C1	C1	直连											
	SAR_C7		d2a_afe_mux_adc<3>			C7								
	SAR_C0		d2a_afe_mux_adc<4>			C0								
30	SAR_B11	B11	直连											
31	SAR_A7	A7_C3	直连	A7									CMP4_HP5	CMP4_LP5
			d2a_afe_reserve2<2>			C3							CMP4_HP1	CMP4_LP1
	SAR_B9		d2a_afe_mux_adc<5>	A8	B0								CMP4_HN1	CMP4_LN1
			d2a_afe_reserve2<0>											
			d2a_afe_reserve2<1>			C11								
32	SAR_B5	B5	直连				CMP1_HP5	CMP1_LP5						
			d2a_afe_mux_adc<6>	A4					CMP2_HP4	CMP2_LP4				
	SAR_B10		d2a_afe_mux_adc<14>		B8				CMP2_HP4	CMP2_LP4				
			d2a_afe_mux_adc<15>			C14								
35	SAR_A5	A5	d2a_afe_reserve2<13>	A5					CMP2_HP5	CMP2_LP5			CMP4_HP3	CMP4_HN0
36	SAR_A4	A4_B8	d2a_afe_reserve2<8>	A4	B8				CMP2_HP0	CMP2_LP0			CMP4_LP3	CMP4_LN0
			d2a_afe_reserve2<15>						CMP2_HP0	CMP2_LP0				
37	SAR_A8	A8	d2a_afe_reserve2<7>	A8										
38	SAR_A9	A9	直连						CMP2_HP2	CMP2_LP2			CMP4_HP4	CMP4_LP4
39	SAR_B4	B4_C8	直连		B4								CMP4_HP0	CMP4_LP0
			d2a_afe_reserve2<9>			C8								
40	SAR_A10	A10_B1_C10	直连	A10	B1				CMP2_HP3	CMP2_HN0	CMP2_LP3	CMP2_LN0		
			d2a_afe_reserve2<4>											
			d2a_afe_reserve2<10>			C10								
41	SAR_B0	B0_C11	d2a_afe_reserve1<10>		B0				CMP2_HP4	CMP2_LP4				
			d2a_afe_reserve2<11>			C11			CMP2_HP4	CMP2_LP4				
42	SAR_C9	C14	d2a_afe_reserve1<9>			C14							CMP4_HP3	CMP4_HN0
	SAR_C8		d2a_afe_mux_adc<7>			C8							CMP4_LP3	CMP4_LN0
	SAR_C10		d2a_afe_mux_adc<8>			C10								
	SAR_C11		d2a_afe_mux_adc<9>			C11								

1. 封装空白表示该封装下无此Signal
2. 管脚名称列名称对应芯片数据手册引脚名称
3. AMUX寄存器配置“直连”表示无需额外配置，信号直接连接到引脚

100PIN

128PIN封装	PAD_NAME	管脚名称(128P)	AMUX寄存器配置	ADC_A	ADC_B	ADC_C	CMP1_H	CMP1_L	CMP2_H	CMP2_L	CMP3_H	CMP3_L	CMP4_H	CMP4_L
19	SAR_A6	A6	直连				CMP1_HP2	CMP1_LP2						
20	SAR_B2	B2_C6	直连		B2									
			d2a_afe_reserve2<3>			C6								
21	SAR_B3	B3_VDAC	直连											
22	SAR_B6	A3_C5	d2a_afe_mux_adc<10>	A3										
23	SAR_A2	A2_B6_C9	直连				CMP1_HP0	CMP1_LP0						
			直连				CMP1_HP3	CMP1_LP3						
24	SAR_B7	A15_B9_C7	直连	A15	B9									
			d2a_afe_mux_adc<12>											
			d2a_afe_mux_adc<13>	A3		C7								
			d2a_afe_reserve2<12>											
25	SAR_A3	A3_B9_C7	d2a_afe_reserve2<14>		B9									
			d2a_afe_reserve2<5>			C7								
26	SAR_C4	A14_B14_C4	直连											
27	SAR_A11	A11_B10_C0	直连	A11	B10		CMP1_HP1	CMP1_HN1	CMP1_LP1	CMP1_LN1				
			d2a_afe_reserve2<6>											
28	SAR_B8	A5	d2a_afe_mux_adc<11>	A5										
29	SAR_C2	B12_C2	直连											
30	SAR_A1	A1_B7_DACB	直连				CMP1_HP4	CMP1_LP4						
			d2a_afe_mux_adc<0>			C3								
			d2a_afe_mux_adc<1>			C6								
31	SAR_A0	A0_B15_C15_DACA	直连											
			d2a_afe_mux_adc<2>		B1									
32	VREFH_LA	VREFH_L												
33	VREFH_BC	VREFH_L												
34	VREFLO_A	VREFLO												
35	VREFLO_BC	VREFLO												
36	SAR_C5	A12	直连											
37	SAR_C1	C1	直连											
			d2a_afe_mux_adc<3>			C7								
			d2a_afe_mux_adc<4>			C0								
38	SAR_B11	B11	直连											
39	SAR_A7	A7_C3	直连	A7										
			d2a_afe_reserve2<2>			C3								
			d2a_afe_mux_adc<5>	A8										
40	SAR_B9	A8_B0_C11	d2a_afe_reserve2<0>		B0									
			d2a_afe_reserve2<1>											
41	SAR_B5	B5	直连				CMP1_HP5	CMP1_LP5						
42	VSSA	VSSA												
		VSSA												
43	VDDA	VDDA												
		VDDA												
44	SAR_B10	A4_B8_C14	d2a_afe_mux_adc<6>	A4	B8									
			d2a_afe_mux_adc<14>											
			d2a_afe_mux_adc<15>			C14								
45	SAR_A5	A5	d2a_afe_reserve2<13>	A5										
46	SAR_A4	A4_B8	d2a_afe_reserve2<8>	A4										
47	SAR_A8	A8	d2a_afe_reserve2<15>		B8									
48	SAR_A9	A9	直连	A8										
49	SAR_B4	B4_C8	直连		B4									
			d2a_afe_reserve2<9>			C8								
50	SAR_A10	A10_B1_C10	直连	A10	B1									
			d2a_afe_reserve2<4>											
			d2a_afe_reserve2<10>			C10								
51	SAR_B0	B0_C11	d2a_afe_reserve1<10>		B0									
			d2a_afe_reserve2<11>											
52	SAR_C9	C14	d2a_afe_reserve1<9>			C14								
			d2a_afe_mux_adc<7>			C8								
	SAR_C10		d2a_afe_mux_adc<8>			C10								
	SAR_C11		d2a_afe_mux_adc<9>			C11								

128PIN

- 封装列空白表示该封装下无此Signal
- 管脚名称列名称对应芯片数据手册引脚名称
- AMUX寄存器配置“直连”表示无需额外配置，信号直接连接到引脚

144PIN封装	PAD_NAME	管脚名称(144P)	AMUX寄存器配置	ADC_A	ADC_B	ADC_C	CMP1_H	CMP1_L	CMP2_H	CMP2_L	CMP3_H	CMP3_L	CMP4_H	CMP4_L
19	SAR_A6	A6	直连				CMP1_HP2	CMP1_LP2		CMP2_HN2	CMP2_LN2	CMP3_HP0	CMP3_LP0	
20	SAR_B2	B2_C6	直连		B2			CMP1_LN2						
21	SAR_B3	B3_VDAC	d2a_afe_reserve2<3>			C6						CMP3_HP3	CMP3_HP5	CMP3_HP0
22	SAR_B6	A3_C5	d2a_afe_mux_adc<10>	A3								CMP3_HP3	CMP3_HP5	CMP3_HP0
23	SAR_A2	A2_B6_C9	直连				CMP1_HP0	CMP1_HP3	CMP1_HN0	CMP1_LP0	CMP1_LP3	CMP1_LN0		
24	SAR_B7	A15_B9_C7	直连	A15										
			d2a_afe_mux_adc<12>		B9									
			d2a_afe_mux_adc<13>			C7								
25	SAR_A3	A3_B9_C7	d2a_afe_reserve2<12>	A3								CMP3_HP5	CMP3_LP5	
			d2a_afe_reserve2<14>		B9									
			d2a_afe_reserve2<5>			C7								
26	SAR_C4	A14_B14_C4	直连									CMP3_HP4	CMP3_LP4	
27	SAR_A11	A11_B10_C0	直连	A11	B10		CMP1_HP1	CMP1_HN1	CMP1_LP1	CMP1_LN1				
			d2a_afe_reserve2<6>											
28	SAR_B8	A5	d2a_afe_mux_adc<11>	A5						CMP2_HP5	CMP2_LP5			
29	SAR_C2	B12_C2	直连									CMP3_HP1	CMP3_HN1	CMP3_LP1
30	SAR_A1	A1_B7_DACB	直连				CMP1_HP4	CMP1_LP4				CMP3_LP1	CMP3_LN1	
31	SAR_C3	C3	d2a_afe_mux_adc<0>			C3								
32	SAR_C6	C6	d2a_afe_mux_adc<1>			C6								
33	SAR_A0	A0_B15_C15_DACA	直连									CMP3_HP2	CMP3_LP2	
34	SAR_B1	B1	d2a_afe_mux_adc<2>		B1									
	SAR_C5		直连											
39	SAR_A12	A12	直连						CMP2_HP1	CMP2_HN1	CMP2_LP1	CMP2_LN1		
40	SAR_C1	C1	直连										CMP3_HN2	CMP3_LN2
41	SAR_C7	C7	d2a_afe_mux_adc<3>			C7								CMP4_HP2
42	SAR_C0	C0	d2a_afe_mux_adc<4>			C0								
43	SAR_B11	B11	直连											CMP4_HP5
44	SAR_A7	A7_C3	直连	A7									CMP4_HP1	CMP4_HN1
			d2a_afe_reserve2<2>			C3								CMP4_LP5
			d2a_afe_mux_adc<5>	A8									CMP4_HP4	CMP4_LP4
45	SAR_B9	A8_B0_C11	d2a_afe_reserve2<0>		B0				CMP2_HP4	CMP2_LP4				
			d2a_afe_reserve2<1>			C11			CMP2_HP4	CMP2_LP4				
46	SAR_B5	B5	直连				CMP1_HP5	CMP1_LP5						
			d2a_afe_mux_adc<6>	A4					CMP2_HP0	CMP2_LP0				
49	SAR_B10	A4_B8_C14	d2a_afe_mux_adc<14>		B8				CMP2_HP0	CMP2_LP0				
			d2a_afe_mux_adc<15>			C14			CMP2_HP5	CMP2_LP5				CMP4_HP3
50	SAR_A5	A5	d2a_afe_reserve2<13>	A5					CMP2_HP5	CMP2_LP5				CMP4_HN0
51	SAR_A4	A4_B8	d2a_afe_reserve2<8>	A4					CMP2_HP0	CMP2_LP0				CMP4_LP3
			d2a_afe_reserve2<15>		B8				CMP2_HP0	CMP2_LP0				CMP4_LN0
52	SAR_A8	A8	d2a_afe_reserve2<7>	A8										
53	SAR_A9	A9	直连						CMP2_HP2	CMP2_LP2			CMP4_HP4	CMP4_LP4
54	SAR_B4	B4_C8	直连		B4								CMP4_HP0	CMP4_LP0
			d2a_afe_reserve2<9>			C8								
55	SAR_A10	A10_B1_C10	直连	A10	B1				CMP2_HP3	CMP2_HN0	CMP2_LP3	CMP2_LN0		CMP4_HN2
			d2a_afe_reserve2<4>											CMP4_LN2
			d2a_afe_reserve2<10>			C10								
56	SAR_B0	B0_C11	d2a_afe_reserve1<10>		B0				CMP2_HP4	CMP2_LP4				
			d2a_afe_reserve2<11>			C11			CMP2_HP4	CMP2_LP4				
57	SAR_C9	C14	d2a_afe_reserve1<9>			C14								
58	SAR_C8	C8	d2a_afe_mux_adc<7>			C8							CMP4_HP3	CMP4_HN0
59	SAR_C10	C10	d2a_afe_mux_adc<8>			C10							CMP4_LP3	CMP4_LN0
60	SAR_C11	C11	d2a_afe_mux_adc<9>			C11								

- 封装列空白表示该封装下无此Signal
- 管脚名称列名称对应芯片数据手册引脚名称
- AMUX寄存器配置“直连”表示无需额外配置，信号直接连接到引脚

144PIN